وزارة التعليم العالي والبحث العلمي

جهاز الاشراف والتقويم العلمي

دائرة ضمان الجودة والاعتماد الأكاديمي

استمارة وصف البرنامج الأكاديمي للعام الدراسي ٢٠٢٥-٢٠٢٦ للكليات والمعاهد

الجامعة : جامعة شط العرب الاهلية

الكلية \المعهد : الكلية التقنية الهندسية

القسم العلمي : قسم هندسة تقنيات الحاسوب

تاريخ ملء الملف : ٢٠٢٥\٩\١

التوقيع

اسم رئيس القسم : م.د. عبدالجبار عبدالرزاق

التاريخ : ١/٩/٢٠٢٥

التوقيع

اسم المعاون العلمي : م. د. عصام خليل ابراهيم

التاريخ : ٢٠٢٥/٩/١

م. عصام خليل ابراهيم
معاون العميد للشؤون العلمية

دقق الملف من قبل

شعبة ضمان الجودة والأداء الجامعي

اسم مدير شعبة ضمان الجودة والأداء الجامعي

م.د. غدير حبيب مظهر

مصادقة السيد العميد

أ.م.د. مازن عبدالاله علوان
عميد الكلية التقنية الهندسية

نموذج وصف المقرر

وصف المقرر

يوفر وصف المقرر هذا إيجازاً مقتضياً لأهم خصائص المقرر ومخرجات التعلم المتوقعة من الطالب تحقيقها مبرهناً عما إذا كان قد حقق الاستفادة القصوى من فرص التعلم المتاحة. ولابد من الربط بينها وبين وصف البرنامج.؛

1. المؤسسة التعليمية	جامعة شط العرب
2. القسم العلمي / المركز	هندسة تقنيات الحاسوب
3. اسم / رمز المقرر	تكنولوجيا الحاسوب المتقدم / ACT
4. مدرس المادة	م.م فاطمه طارق حسين
5. أشكال الحضور المتاحة	أسبوعي
6. الفصل / السنة	سنوي
7. عدد الساعات الدراسية (الكلي)	120
8. تاريخ إعداد هذا الوصف	2025/10/10
9. أهداف المقرر	
• دراسة المعمارية الداخلية المتقدمة للمعالج 80386 الدقيق .	
• لفهم الاجزاء التي يتكون منها بنية المعالج الدقيق .	
• دراسة طرق العنونة.	
• لتوضيح الذاكرة المخبأة داخل الحاسبة.	
• دراسة معمارية ومميزات بعض تصاميم الأجيال الحديثة من المعالجات الدقيقة ذات القلوب المتعددة .	
• دراسة معمارية ومميزات بعض تصاميم الأجيال الحديثة من المعالجات الدقيقة ذات قابلية المعالجة المتوازية .	

- لفهم المصادر المستقلة و غير المستقلة

10. مخرجات المقرر وطرائق التعليم والتعلم والتقييم

أ - الاهداف المعرفية

1. معرفة هيكيلة المعالج الدقيق 80386.
2. توضيح بنية هيكيلة المعالج الدقيق 80386.
3. توضيح حساب العنوان بطريقة المقاطع.
4. توضيح حساب العنوان بطريقة الصفحات .
5. معرفة التغييرات الحاصلة فيالمعالج 80386.
6. فهم الذاكرة المخبأة
7. معرفة بنية المعالجات الحديثة والاضافات الحاصلة فيها

ب - الاهداف المهاراتية الخاصة بالمقرر

1. التعرف على المسجلات الموجودة بداخل بنية المعالج الدقيق.
2. استخدام برنامج خاص بالمعالج الدقيق.
3. خواص خاصة بكل جزء من المسجلات.
4. كيفية كتابة برامج باستخدام Assembly Language .
5. كيفية استخدام الايعازات (MOV, ADD, XGHG, POP, PUSH,STACK,LOOP,INC....) بين مسجلات المعالج الدقيق.

طرائق التعليم والتعلم

1- الشرح والتوضيح (المحاضرة) .
2- طريقة عرض نماذج منتخبة من الأسئلة التوضيحية وحلولها .
3- المحاضرة التي يشترك في أعدادها الطلبة .
4- طريقة التعلم الذاتي (تكليف الطلبة بإكمال تعلم بعض المهارات بعد إعطائهم أساسياتها) .

طرائق التقييم

الرقم	عنصر التقويم	الدرجة

ج- الاهداف الوجدانية والقيمية

1- الملاحظة والإدراك .
2- التحليل والتفسير .
3- الاستنتاج والتقييم .
4- الأعداد والتقويم .
5- اختبار انتباه الطلبة عن طريق الأسئلة الفجائية خلال الشرح .
6- كسر الجانب النمطي للمحاضرة بأساليب مختلفة لتحويل الطالب من دور المتلقي السلبي إلى دور المشاركة الفعالة

طرائق التقييم
1- الاختبارات النظرية المنتظمة والفجائية . 2- الواجبات والاختبارات العملية . 3- التقارير والدراسات (غير الإلزامية) .
د - المهارات العامة والتأهيلية المنقولة (المهارات الأخرى المتعلقة بقابلية التوظيف والتطور الشخصي). 1- تطوير المهارة القيادية لدى الطالب . 2- تطوير اللياقة الذهنية للطالب خلال المحاضرة عن طريق التوجيه المستمر للأسئلة . 3- تطوير المهارات الأحتسابية الرياضية والتصميمية في مجال مكونات الحاسوب الرقمية . 4- تطوير المهارات اللغوية للطالب لزيادة قدرة التعبير عن أفكاره .

11. بنية المقرر					
الأسبوع	الساعات	مخرجات التعلم المطلوبة	اسم الوحدة / أو الموضوع	طريقة التعليم	طريقة التقييم
1 – 5	20	بنية المعاج الدقيق	هيكلية المعالج 386	محاضرة/ مختبر	المشاركة اليومية/ الاختبارات
6 – 9	16	حساب العنوان بطريقة المقاطع	Segmentation method	محاضرة/ مختبر	المشاركة /اليومية الاختبارات
10 – 13	16	حساب العنوان بطريقة الصفحات	Paging method	محاضرة/ مختبر	المشاركة /اليومية الاختبارات
14 – 17	16	التغييرات الحاصلة في المعالج 386	Features in 386	محاضرة/ مختبر	المشاركة /اليومية الاختبارات
18 – 23	24	الذاكرة المخبأة	Cache memory	محاضرة/ مختبر	المشاركة /اليومية الاختبارات
24 – 30	28	بنية المعالجات الحديثةوالاضافات الحاصلة فيها	Pentium proc., Pentium pro, Core proc.	محاضرة/ مختبر	المشاركة /اليومية الاختبارات

12. البنية التحتية	
1- الكتب المقررة المطلوبة	***The 80386, 80486 and Pentium Processor*** By: Walter A. Triebel

2- المراجع الرئيسية (المصادر)	***The 80x86 IBM Pc and Compatible Computers (Volumes I & II)*** By: Mohammed Ali Mazidi
ا- الكتب والمراجع التي يوصى بها(المجلات العلمية , التقارير ,)	***Intel Microprocessors*** By: Barry B. Brey
ب - المراجع الالكترونية, مواقع الانترنيت	**Google**

13.خطة تطوير المقرر الدراسي
رفد المحاضرات وتعزيزها بالتطورات الحاصلة في تخصص الموضوع والتي تخص المعالجات الدقيقة واستخداماتها الحديثة في مجالات معالجة البيانات