جمهورية العراق

وزارة التعليم العالي والبحث العلمي

جهاز الاشراف والتقويم العلمي

الجامعة : شط العرب
الكلية : كلية التقنية الهندسية
القسـم : هندسة تقنيات الحاسوب
المرحلة : الثانية
اسم المحاضر الثلاثي : نور كامل حطيحط
اللقب العلمي : مدرس مساعد
المؤهل العلمي : ماجستير
مكان العمل : جامعة شط العرب

جدول الدروس الاسبوعي

الاسم	نور كامل حطيحط حسين
البريد الالكتروني	Noor.kamil@sa-uc.edu.iq Nooralwaeily@gmail.com
اسم المادة	مبادئ الالكترونيك
الهدف العام للمقرر	1- فهم توصيل المواد , والمواد الشبه الموصلة وانواعها ويعتبرالموضوع الأساسي لجميع الدوائر والأجهزة الالكترونية . 2- فهم اول وابسط جهاز اشباه الموصلات الدايود, والبناء الفيزيائي للدايود والتحييز والخصائص وتطبيقات الدايود. 3- معرفة الأنواع الخاصة من الدايود مثل الزنر دايود. 4- فهم ومعرفة جهاز اشباه الموصلات الثاني الترانزستور BJT وتطبيقاته وتحييزه وخصائص الادخال والاخراج. 5- فهم تحييز التيار المستمر للترانزستور وأنواع الدوائر وتحليل وحساب معلمات الترانزستور.
الأهداف الخاصة	1- حساب القيم الداخلة والخارجة من الدوائر الالكترونية التي تحتوي على الدايود او الترانزستور. 2- كيفية تصميم دوائر الكترونية وفق قيم معينة.
الكتب المنهجية	1- Electronic devices: Conventional Current Version ,Seven Edition 2- Electronic devices and circuit theory Poylested

تقديرات الفصل	الفصل الدراسي	المختبر	الامتحانات اليومية	المشروع	الامتحان النهائي
				-	

جمهورية العراق

وزارة التعليم العالي والبحث العلمي

جهاز الاشراف والتقويم العلمي

الجامعة : شط العرب
الكلية : كلية التقنية الهندسية
اسم القسـم : هندسة تقنيات الحاسوب
المرحلة : الثانية
اسم المحاضر الثلاثي : نور كامل حطيحط
اللقب العلمي : مدرس مساعد
المؤهل العلمي : ماجستير
مكان العمل : جامعة شط العرب

جدول الدروس الاسبوعي

الاسبوع	الساعات	المادة النظرية	الاهداف
1	2 عملي + 2 نظري	Introduction, Semiconductor Materials, Energy Levels , Extrinsic Materials—n- and p-Type	حساب القيم الداخلة والخارجة من الدوائر الالكترونية التي تحتوي على الدايود او الترانزستور
2	2 عملي + 2 نظري	Semiconductor Diode construction, biasing, characteristics, Zener region	
3	2 عملي + 2 نظري	Load-Line Analysis, RESISTANCE LEVELS, DIODE EQUIVALENT CIRCUITS	
4	2 عملي + 2 نظري	Series Diode Configurations with DC Inputs , Parallel and Series- Parallel Configurations	
5	2 عملي + 2 نظري	Sinusoidal Inputs; Half-Wave Rectification, Full-Wave Rectification	
6	2 عملي + 2 نظري	Clipper’s series and parallel ,Clampers , Zener Diodes, Introduction , Transistor Construction	
7	2 عملي + 2 نظري	Transistor Operation, Common-Base Configuration Transistor, Amplifying Action , Common-Emitter Configuration , Limits of Operation	
8	2 عملي + 2 نظري	Operating Point, Fixed-Bias Circuit ,Emitter-Stabilized Bias Circuit ,	
9	2 عملي + 2 نظري	Voltage-Divider Bias , DC Bias with Voltage Feedback , Miscellaneous Bias Configurations	
10	2 عملي + 2 نظري	Design Operations , Transistor Switching Networks	
11	2 عملي + 2 نظري	Amplification in the AC Domain, BJT Transistor Modeling ,The Important Parameters: Zi, Zo, A v, A The re Transistor Model	
12	2 عملي + 2 نظري	Small signal analysis	
13	2 عملي + 2 نظري	Common-Emitter Fixed-Bias Configuration Voltage-Divider Bias	
14	2 عملي + 2 نظري	CE Emitter-Bias Configuration Emitter-Follower Configuration Common-Base Configuration	

توقيع الاستاذ : **توقيع رئيس القسم :**