

جمهورية العراق

وزارة التعليم العالي والبحث العلمي

جهاز الاشراف والتقويم العلمي



الجامعة :

الكلية : كلية شط العرب الجامعة

القسم : هندسة تقنيات الحاسوب

المرحلة : الثانية

اسم المحاضر الثلاثي : غفران محمد جاسم

اللقب العلمي : مدرس مساعد

المؤهل العلمي : ماجستير

مكان العمل : كلية شط العرب

جدول الدروس الاسبوعي

غفران محمد جاسم					الاسم
GhufranMuhammed@sa-uc.edu.iq					البريد الالكتروني
الالكترونيك					اسم المادة
					مقرر الفصل
أن يكتسب الطالب مهارات تأسيسية لمادة الإلكترونيك أي إن يصل الطالب إلى المعرفة بالالكترونيات باعتبارها جزء من مكونات الحاسوب. التكامل في المعرفة من حيث الاستفادة من المعلومات حول الدوائر الالكترونية في المجالات الدراسية الاخرى النظرية والعملية واعتماد المواد الدراسية على بعضها البعض					الهدف العام للمقرر
1- أن يكون الطالب قادر على تدريس المادة 2- أن يكون الطالب قادر على الاستفادة من المعرفة التي حصل عليه 3- أن يكون الطالب قادر على توظيف المادة في مواد أخرى 4- أن يكون الطالب قادر على تطبيق المادة عملي					الأهداف الخاصة
Boylestad Robert L and Louis Nashelsky. 1978. Electronic Devices and Circuit Theory. 2d ed. Englewood Cliffs N.J: Prentice-Hall.					الكتب المنهجية
					المصادر الخارجية
الامتحان النهائي	المشروع	الامتحانات اليومية	المختبر	الفصل الدراسي	تقديرات الفصل
	-				
					معلومات اضافية

الجامعة :
الكلية :
اسم القسم :
المرحلة :
اسم المحاضر الثلاثي :
اللقب العلمي :
المؤهل العلمي :
مكان العمل :



جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقويم العلمي

جدول الدروس الاسبوعي

الاهداف	اسم الوحدة / أو الموضوع	الساعات	التاريخ	الأسبوع
	Physic of semiconductor	4		2-1
	Physic of semiconductor diode			2
	Physic of Transistor	2		3
	Diode equivalent circuits DC analysis	2		4
	Ac to DC Half and Full Wave Rectifier	4		6-5
	Clipper circuit	2		7
	Clamper circuit	2		8
	BJT transistor DC equivalent circuits	2		9
	Common Base (C.B) and Common Collector (C.C)	2		10
	Common Emitter (C.E) and DC	2		11

	analysis			
	Load line and Q-point	2		12
	BJT transistor AC equivalent circuits h-parameters	2		13
	BJT transistor AC equivalent circuits re-parameters	2		14
	Transistor Amplifier	2		15
	Transistor Amplifier	2		16
	FET transistor DC equivalent circuits	2		17
	Common Gate (C.G) and Common Source (C.S)	2		18
	Common Drain (C.D) and DC analysis	2		19
	Load line and Q-point	2		20
	Power Amplifiers	4		22-21
	Operational Amplifier circuits	2		23
	Inverter and non-inverter	2		24
	Summing and subsector	2		25
	Integration and diff.	2		26
	Oscillators	4		28-27
	Integrated Circuits	4		30-29

توقيع رئيس القسم :

توقيع الاستاذ :