جمهورية العراق

وزارة التعليم العالي والبحث العلمي

جهاز الاشراف والتقويم العلمي

الجامعة : كلية شط العرب الجامعة
الكلية : كلية شط العرب الجامعة
القسـم : علوم الحاسبات
المرحلة : الاولى
اسم المحاضر الثلاثي : اياد محمد جبار
اللقب العلمي : أستاذ مساعد
المؤهل العلمي : الدكتوراه
مكان العمل : كلية شط العرب الجامعة

جدول الدروس الاسبوعي

الاسم	**اياد محمد جبار**
البريد الالكتروني	**ayadmohammed@sa-uc.edu.iq**
اسم المادة	**التصميم المنطقي**
مقرر الفصل	**سنوي**
الهدف العام للمقرر	فهم البرمجة المنطق وبيان كيفية عمله واستخدامه في الحاسوب والدوائر الاكترونية و تحليل الدوائر الالكترونية وتبسيطها مع معرفة وفهم عمليات الحاسبية و الانظمه الاعددية
الأهداف الخاصة	معرفة اساسيات المنطق والانظمه العددية و معرفة العمليات الحاسبية بين الانظمه العديدة وكيفية التحويل بينها مع فهم المبادئ الأساسية للبوابات المنطقية و اكتشاف وتحليل الدوائر مع تبسيطها
الكتب المنهجية	Introduction to Digital Logic Design First Edition Digital Logic Design: Learn the Logic Circuits and Logic Design Digital Logic Design 4_{th} Edition
المصادر الخارجية	"Digital Fundamentals", Eleventh Edition, Thomas L. Floyd, 2015, Pearson Education, ISBN 13: 978-1-292-07598-3. "Digital Electronics: Principles, Devices and Applications", Anil K. Maini, 2007, John Wiley & Sons, Ltd. ISBN: 978-0-470-03214-5.

تقديرات الفصل	**الفصل الدراسي**	**المختبر**	**الامتحانات اليومية**	**المشروع**	**الامتحان النهائي**
	٣٠	١٠	١٠	–	٦٠
معلومات اضافية					

جمهورية العراق

وزارة التعليم العالي والبحث العلمي

جهاز الاشراف والتقويم العلمي

الجامعة : كلية شط العرب الجامعة
الكلية : كلية شط العرب الجامعة
القسـم : علوم الحاسبات
المرحلة : الاولى
اسم المحاضر الثلاثي : اياد محمد جبار
اللقب العلمي : أستاذ مساعد
المؤهل العلمي : الدكتوراه
مكان العمل : كلية شط العرب الجامعة

جدول الدروس الاسبوعي

الاسبوع	التاريخ	المادة النظرية	المادة العلمية	الاهداف
1	2-10-22	Number systems (decimal, binary, octal, hexadecimal)	التعرف على مختلف الأنظمة العددية	1- معرفة اساسيات المنطق و الانظمه العددية . 2- معرفة العمليات الحاسبية بين الانظمه العديدة وكيفية التحويل بينها 3- فهم المبادئ الأساسية للبوابات المنطقية 4-اكتشاف وتحليل الدوائر مع تبسيطها 5- معرفة المبادئ الأساسية الدوائر التوافقية والمتسلسلة
2	9-10-22	Number systems (BCD, excess-3, gray code)	التعرف على مختلف الأنظمة العددية	
3	16-10-22	Number systems (conversions, operations, complement's)	التحويل بين مختلف الأنظمة العددية	
4	23-10-22	Logic gates (AND, OR, NOT)	التعرف وتنفيذ البوابات المنطقية	
5	30-10-22	Logic gates (NAND, NOR, XOR, XNOR)	التعرف وتنفيذ البوابات المنطقية	
6	6-11-22	Logic gates (logic Simplification (Boolean, Demorgan's theorem))	التعرف وتنفيذ البوابات المنطقية مع التبسيط من خلال القوانين البوليانية	
7	13-11-22	Karnaugh maps (2-variables, 3-variables)	التعرف وتنفيذ البوابات المنطقية مع التبسيط من خلال مخطط كارنوف	
8	20-11-22	Karnaugh maps (4-variables, 5-variables)	التعرف وتنفيذ البوابات المنطقية مع التبسيط من خلال مخطط كارنوف	
9	27-11-22	Karnaugh maps (SOP, POS, don't care)	التعرف وتنفيذ البوابات المنطقية مع التبسيط من خلال مخطط كارنوف	
10	4-12-22	Arithmetic operations (adder, parallel binary adder)	تنفيذ العمليات الحسابية مثل الجمع والطرح	
11	11-12-22	Arithmetic operations (subtractor)	تنفيذ العمليات الحسابية مثل الجمع والطرح	

	تحويل الثنائي من مجموعة من المدخلات الى مجموعة من المخرجات	Arithmetic operations (decoder, encoder)	**18-12-22**	**12**
	تحويل الثنائي من مجموعة من المدخلات الى مخرج واحد	Arithmetic operations (multiplexer, demultiplexer)	**25-12-22**	**13**
	تحويل الثنائي من مجموعة من المدخلات الى مخرج واحد	Arithmetic operations (comparator)	**1-1-23**	**14**
	تحويل الثنائي من مجموعة من المدخلات الى مخرج واحد	Arithmetic operations (code conversion)	**8-1-23**	**15**
	التعرف على النطاطات وتنفيذها ومعرفة كيفية عملها كذاكرة	Flip-flops (SR latch, D latch)	**15-1-23**	**16**
	التعرف على النطاطات وتنفيذها ومعرفة كيفية عملها كذاكرة	Flip-flops (T-latch, J-K F.F)	**5-3-23**	**17**
	التعرف على النطاطات وتنفيذها ومعرفة كيفية عملها كذاكرة	Flip-flops (edge triggered)	**12-3-23**	**18**
	التعرف على النطاطات وتنفيذها ومعرفة كيفية عملها كذاكرة	Flip-flops (conversion from one type to another)	**19-3-23**	**19**
	التعرف على النطاطات وتنفيذها ومعرفة كيفية عملها كذاكرة	Counters (asynchronous)	**26-3-23**	**20**
	التعرف على العدادات	Counters (synchronous)	**12-3-23**	**21**
	التعرف على العدادات وتنفيذها من خلال النبضات	Counters (decade, up/down)	**19-3-23**	**22**
	التعرف على العدادات وتنفيذها من خلال النبضات	Counters (cascade, counter decoding)	**26-3-23**	**23**
	التعرف وتنفيذ مختلف المسجلات باعتماد على نوع النطاط المستخدم والازاحة الخاصة بالمسجل	Shift-registers (serial in/serial out, serial in/parallel out, parallel in/ serial out, parallel in/parallel out)	**2-4-23**	**24**
	التعرف وتنفيذ مختلف المسجلات باعتماد على نوع النطاط المستخدم والازاحة الخاصة بالمسجل	Shift-registers (bidirectional , shift register counter (Johnson counter, Ring counter))	**9-4-22**	**25**
	التعرف على دوائر التذبذب وكيفية توليد ذبذبات مستمرة	Multivibrators (definition, astable, bistable,)	**16-4-22**	**26**
	التعرف على الموقت الشهير ٥٥٥ وكيفية عمله	Multivibrators (monostable, 555 timer)	**23-4-22**	**27**
	التعرف على التحويل المختلفة	A/D and D/A	**30-4-23**	**28**

		convertors (R/2R DAC, R/2nR DAC,flash ADC)		
	التعرف على التحويل المختلفة	A/D and D/A convertors (tacking ADC, slope ADC ,successive approximation ADC)	**7-5-23**	**29**
	التعرف على التحويل المختلفة	A/D and D/A convertors (digital ramp ADC,delta sigma ADC)	**14-5-23**	**30**

توقيع الاستاذ : **توقيع رئيس القسم :**