ا الجامعة :
الكلية : كلية شط العرب الجامعة
اسم القسـم : علوم الحاسبات
المرحلة : الثالثة
اسم المحاضر الثلاثي : عدي جاسم محمد
اللقب العلمي : مدرس
المؤهل العلمي : دكتوراة
مكان العمل : قسم علوم الحاسبات

جمهورية العراق
وزارة التعليم العالي والبحث العلمي
جهاز الاشراف والتقويم العلمي

جدول الدروس الاسبوعي

الاسم	**عدي جاسم محمد الفريجي**
البريد الالكتروني	**odaymohammed@mail.ru; odayalfuraiji@sa-uc.edu.iq**
اسم المادة	**معمارية الحاسوب / مرحلة ثالثة**
مقرر الفصل	
الهدف العام للمقرر	مدخل إلى التركيب الداخلي للمعالج الدقيق وكيفية عمله وكذلك إلى لغة التجميع حيث الايعازات التي يستطيع أن ينفذها هذا المعالج كذلك مدخل إلى هيكلة الحاسوب وأجزائها الاساسية وكيفية عمله
الأهداف الخاصة	التعريف بالمبادئ الأساسية ومعمارية الحاسوب
	دراسة عن معمارية الحاسوب وانواعها
	تنظيم وتصميم الحاسوب الأساسية
	التعرف على Pipeline
الكتب المنهجية	1. "Fundamentals of computer organization and architecture", 2. M. M. Mano, "computer system architecture" third edition, prentice Hall, 1993. 3. Walter A. Triebel, "The 80386, 80486, and Pentium® Processors Hardware, Software, and Interfacing", 1998.
المصادر الخارجية	4. David A. Patterson and John L. Hennessy, "Computer Organization and Design",1998. 5. Computer Architecture Introduction 6. http://www.freebookcentre.net/CompuScience/Free-Computer-Architecture-Books-Download.html

تقديرات الفصل	**الفصل الدراسي**	**المختبر**	**الامتحانات اليومية**	**المشروع**	**الامتحان النهائي**
	30	**-**	**10**	**_**	**60**

معلومات اضافية	

جمهورية العراق

وزارة التعليم العالي والبحث العلمي

جهاز الاشراف والتقويم العلمي

الجامعة :
الكلية : كلية شط العرب الجامعة
اسم القسـم : علوم الحاسبات
المرحلة : الثالثة
اسم المحاضر الثلاثي : عدي جاسم محمد
اللقب العلمي : مدرس
المؤهل العلمي : دكتوراة
مكان العمل : قسم علوم الحاسبات

جدول الدروس الاسبوعي

الاسبوع	التاريخ	المادة النظرية	المادة العلمية	الاهداف
1	09/10/2022	CPU organization		
2	16/10/2022	Types of Registers		
3	23/10/2022	Instruction Set Design		
4	30/10/2022	Addressing Modes		
5	06/11/2022	Instruction Types		
6	13/11/2022	Microprogramming		
7	20/11/2022	Design of CPU Control Unit		
8	27/11/2022	Control of CPU (Functional Requirements)		
9	04/12/2022	CU Design Methods		
10	11/12/2022	Hardwired Implementation		
11	18/12/2022	Microprogrammed Implementation		
12	25/12/2022	Advantages and Disadvantages of both implementations		
13	08/01/2023	Memory Management		
14	15/01/2023	Characteristics of Memory System		
15	22/01/2023	The Memory Hierarchy		
16	29/01/2023	Memory Interleaving		
17	05/02/2023	Cache Memory		
18	12/02/2023	Mapping Process		
19	19/02/2023	Microcomputer Memory		
20	26/02/2023	Memory Connection to Microprocessor		
21	05/03/2023	Pipeline and Vector processing		
22	12/03/2023	Single-Cycle versus Pipelined Performance		
23	19/03/2023	Practice Examples		
24	26/03/2023	Instruction Pipeline Design		
25	02/04/2023	Instruction Execution Phases		
26	09/04/2023	Practice Examples		
27	16/04/2023	Multiprocessors		
28	23/04/2023	Cache Coherence and Synchronization Mechanisms		
29	30/04/2023	Dataflow Architectures		
30	07/05/2023	Partitioning Strategies		

توقيع الاستاذ : **توقيع رئيس القسم :**